

WAVEFILTER 10A

Weidmüller Interface GmbH & Co. KG
 Klingenbergstraße 26
 D-32758 Detmold
 Germany

www.weidmueller.com



WAVEFILTER를 통해 캐비닛 내에서 간단하게 무선 노이즈 억제

WAVEFILTER 시리즈는 메인 필터의 시간 소모적 불링 프로세스의 필요성을 없애줍니다. 필터는 TS 35에 고정되고 노이즈를 억제할 장치에 연결됩니다. 폭이 22.5 mm인 2단계 WAVEFILTER(1 A, 3 A, 6 A 및 10 A 버전)는 5 V, 12 V, 24 V, 48 V, 60 V, 120 V를 비롯하여 최대 250 V에 이르는 모든 전압 레벨에서 높은 감쇠를 제공합니다.

일반 주문 데이터

버전	WAVESERIES, 서지 보호기, 서지 보호기, 100 MHz에서 감쇠: 40 dB
주문 번호	8614770000
유형	WAVEFILTER 10A
GTIN (EAN)	4032248277032
수량	1 items

WAVEFILTER 10A

Weidmüller Interface GmbH & Co. KG
Klingenbergstraße 26
D-32758 Detmold
Germany

www.weidmueller.com

기술 데이터

승인

승인



ROHS	준수
UL File Number Search	UL 웹사이트
인증 번호(cURus)	E64388

치수 및 중량

깊이	110.5 mm	깊이 (인치)	4.3504 inch
높이	96.5 mm	높이 (인치)	3.7992 inch
너비	22.5 mm	폭 (인치)	0.8858 inch
순중량	142.12 g		

온도

보관 온도	-25 °C...55 °C	작동 온도	-20 °C...40 °C
-------	----------------	-------	----------------

환경 제품 규정 준수

RoHS 준수 상태	준수
REACH SVHC	0.1 wt% 이상의 SVHC 없음

EN 50178에 따른 절연

서지 전압 범주	III	오염 심각도	2
----------	-----	--------	---

일반 데이터

세그먼트	배전	버전	서지 보호기
설계	Wave 22.5 L	컬러 코드	검정
보호 등급	IP20	장착 레일	TS 35
TS 35 사용 시 높이	112.4 mm		

정격 데이터 IEC / EN

U에서 누설 전류 _n	190 µA	정격 전압(AC)	250 V
정격 전압(DC)	250 V	정격 전류 IN	10 A
테스트 전압 P-N	1700 V DC	테스트 전압 P/N-PE	2000 V AC
전압 유형	AC/DC	퓨즈 보호	10 A
용량	Cx: 470 nF / Cy: 4.7 nF	0.15 MHz에서 감쇠	<0.5 dB
1 MHz에서 감쇠	70 dB	10 MHz에서 감쇠	52 dB
100 MHz에서 감쇠	40 dB	인덕턴스 L 및 L1	0.8 mH

결선 데이터

부서	2.5 mm ²	조임 토크, 최소	0.4 Nm
조임 토크, 최대	0.6 Nm	클램프 범위, 정격 결선	2.5 mm ²
클램프 범위, 최소	0.5 mm ²	클램프 범위, 최대	2.5 mm ²
와이어 결선 단면, 가는 꼬임, 최소	0.5 mm ²	와이어 결선 단면, 가는 꼬임, 최대	2.5 mm ²
컨덕터 단면, 연선, AEH(DIN 46228-1), 최소	0.5 mm ²	컨덕터 단면, 연선, AEH(DIN 46228-1), 최대	1.5 mm ²

기술 데이터

일반 데이터

보호 등급	IP20	컬러 코드	검정
-------	------	-------	----

전기 데이터

전압 유형	AC/DC
-------	-------

분류

ETIM 8.0	EC002623	ETIM 9.0	EC002623
ETIM 10.0	EC002623	ECLASS 14.0	27-18-28-14
ECLASS 15.0	27-18-28-14		

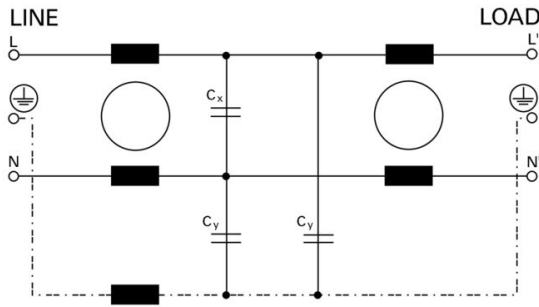
WAVEFILTER 10A

Weidmüller Interface GmbH & Co. KG
Klingenbergstraße 26
D-32758 Detmold
Germany

www.weidmueller.com

도면

전기 기호



Circuit diagram

